



CCATECO

CCA-XMC1553B

硬件用户手册

REV 1.0.5



无锡创信航电子科技有限公司

www.ccateco.com

无锡市滨湖区建筑路777号国家集成电路设计中心A1栋

文档说明

本手册的内容适用于下列 1553B 产品型号：

产品型号	产品描述
CCA-XMC1553B-xxx	XMC 规格， 1553B 总线接口卡

读者和最终用户请注意：

本手册是关于 CCA-XMC1553B 产品的硬件用户使用手册。本手册的电子版本可以在产品的配套光盘中获得，也可以与无锡创信航电子科技有限公司联系以获取详细的资料和信息。

虽然无锡创信航电子科技有限公司致力于为客户提供最准确的信息，但也有可能在本文档中存在错误和遗漏。无锡创信航电子科技有限公司对文件错误不承担任何责任。使用无锡创信航电子科技产品，则表示用户已经同意：（1）接受无锡创信航电子科技有限公司的标准条款和销售条件，保修标准和软件许可；（2）对于由文档错误或任何产品的使用造成的任何损失，无锡创信航电子科技有限公司成员、代理和销售不负任何法律责任，无论是有形的还是无形的。

本手册可以用来支持政府的方案和项目。第三方人士，公司或机构如果没有无锡创信航电子科技有限公司的书面许可，不允许以任何方式传播、发布本手册。

如有任何疑问，请联系我们的技术支持工程师。

目 录

文档说明	2
目 录	3
1 简介	4
2 ESD 及注意事项	4
3 CCA-XMC1553B 描述	4
4 规格参数	6
5 MTBF	7
6 CCA-XMC1553B 照片	8
7 驱动安装	8
8 接插件	8
8.1 SCSI68 接插件	8
8.2 XMC 连接器	10
9 PCI 设备信息	11
10 线缆定义	11

1 简介

本手册提供关于 CCA-XMC1553B 产品的详细的硬件信息。除了该文档外，用户还可以在随卡光盘中或我们的网站上浏览以下文档，以便对该产品有更深入的了解：

《1553B 产品 IPCORE 和 API 快速参考手册.pdf》

《1553B API 使用手册.pdf》

2 ESD 及注意事项

用户在使用该产品时，需遵循 ESD 操作规范 JESD625-A。该操作规范可免费在 www.jesed.org 下载，并按照以下所示的方法使用板卡：

- 尽量在干燥的地方使用，应避免潮湿环境
- 请使用静电屏蔽袋长期保存本产品
- 安装板卡之前应先消除板卡上静电，可以连接接地的导线消除静电
- 拿取板卡时应穿戴防静电手环并尽量握住板卡的边缘，以免碰到电器元件造成损坏
- 安装板卡时应注意将板卡与插槽的引脚对齐，否则可能会造成板卡损坏
- 连接线缆时，要握住线缆的插头，避免直接握住线缆，连接后要拧紧插头两侧螺丝
- 拔出线缆时，应先拧开插头两侧螺丝，然后握住线缆的插头向外拉



3 CCA-XMC1553B 描述

CCA-XMC1553B 是 XMC 规格的 1553B 系列适配卡，该产品提供 1~4 个双冗余 1553B 通道，支持单功能/全功能。该产品采用大容量 DDR3 缓存，可实现对多通道全功能应用以更好的支持，同时新增加了电气错误和协议错误注入、总线信号波形监控等功能，IRIG-B 可支持 AC/DC 解码，以及 IRIG-B DC 编码功能。

CCA-XMC1553B 采用自主研发的智能 1553B 协议处理器，可实现对 1553B 总线周期消息和非周期消息的实时收发、精准调度。与 PerfectTools-1553B 软件配合使用，可实现 1553B 总线数据的实时分析和总线仿真。CCA-XMC1553B 作为标准 PXI 规格的板卡，可在 PXI 机箱或 3U CPCI 或 6U CPCI 机箱中使用，适用于机载设备的通信，以及实验室和外场的测试和监控。

功能特点:

- 标准 XMC 子卡规范, PCIe x1 v1.1 主机接口
- 提供 1、2 或 4 个独立的双冗余 1553B 通道
- 支持单功能 (BC、RT 或 BM) 或全功能 (BC/31RT/BM)
- 符合 MIL-STD-1553B、GJB289A 协议
- 板载 128MB DDR3 缓存
- 支持协议错误注入和检测
- 支持第一通道的总线信号采集
- 提供 8 路双向离散 IO 和 2 路差分离散 IO
- 支持 IRIG-B DC 输入输出
- 支持 IRIG-B AC 输入
- 支持软件和外部信号触发
- 总线数据传输状态指示灯
- 提供随卡光盘和线缆
- 提供商业级、工业级产品

总线控制器 (BC) 功能

- 优化发送矢量字的消息调度, 支持硬件自动调度
- 支持子帧周期模式和消息周期模式
- 支持实时的条件跳转
- 支持消息的重试和自动总线切换
- 支持多个数据缓存区
- 支持消息数据的连续性保护

远程终端 (RT) 功能

- 优化发送矢量字的标志位操作, 支持硬件自动清除
- 支持响应时间和状态字可编程
- 支持多个数据缓存区
- 支持消息数据的连续性保护
- 支持 RT 监控功能

总线监视器（BM）功能

- 全部 1553B 总线消息的监控和错误检测
- 支持过滤和触发功能

软件支持

支持 Windows XP、Windows 7、Linux、VxWorks 5.5.1、RTX、QNX、LabVIEW RT

操作系统

提供使用 ANSI C、LabVIEW 编写的例程

支持 PerfectTools-1553B 软件

4 规格参数

物理/环境参数

- 标准 XMC 规格，149x74mm
- 商业级工作温度：0 ~ +50°C
- 工业级工作温度：-20 ~ 70°C
- 存储温度：-55°C ~ 125°C
- 工作湿度：5% ~ 95%，非凝结

辅助功能

- 64 位，12.5ns 时间标签
- 高级可编程中断队列
- 总线传输状态 LED 指示

软件支持

- 驱动 – 支持 Windows XP/7/8、Linux、VxWorks 5.5.1/6.9、RTX、QNX、LabVIEW RT 操作系统
- API – 提供 Windows XP/7、Linux、VxWorks、RTX、QNX、LabVIEW RT 操作系统的 API
- 例程 – 提供用 ANSI C、LabVIEW 编写的例程
- 仿真软件 – 支持 PerfectTools-1553B 软件

离散 IO

- 6 路双向离散 IO
- 输入电平范围：-0.3V ~ +5V
- 默认输出：+5 V
- 2 路 RS485 电平 IO

连接器 SCSI68 连接器：

- 1 ~ 4 通道 1553B 总线信号
- 6 路双向 IO 信号
- 2 路 RS485 信号
- IRIG-B AC/DC 信号

最大功耗

- 单通道：0.8A@+5V
- 双通道：1.0A@+5V
- 四通道：1.4A@+5V

5 MTBF

下表所示的 MTBF 值是经过高度保守的计算。请联系您当地的销售代表或技术支持获得关于板卡 MTBF 详细的相关信息。

板卡配置	MTBF
1 通道	208,245 小时
2 通道	195,524 小时
4 通道	190,675 小时

表 1 MTBF

6 CCA-XMC1553B 照片



图 1 CCA-XMC1553B

7 驱动安装

1. Windows 操作系统：请打开光盘->驱动文件->对应操作系统版本（如 WIN7）->对应操作系统的版本（如 Win7 32bits 或 Win7 64bits）->双击 1553B 驱动安装.bat。
注意：Windows7 操作系统，如果驱动安装不成功，请按照驱动文件所在目录的《Win7 旗舰版激活超级管理员权限.pdf》的说明，激活管理员权限，并在管理员下安装驱动文件。
2. Linux 操作系统：将驱动文件拷贝到开发目录下，运行 ismk。
3. Vxworks 系统：驱动文件和 API 集成在一起，请拷贝对应操作系统的测试程序，即可运行。

8 接插件

8.1 SCSI68 接插件

PCI1553B 使用 SCSI68 连接器引出 1553B 总线信号，引脚定义如下：

SCSI68 孔形连接器的引脚定义如下：

SCSI68位号	信号名称	SCSI68 位号	信号名称
1	CH1_BUSA_P	35	CH1_BUSA_N
2	GPIO1	36	GPIO2
3	CH1_BUSB_P	37	CH1_BUSB_N

4	GPIO3	38	GPIO4
5	CH2_BUSA_P	39	CH2_BUSA_N
6	GPIO3	40	NC
7	CH2_BUSB_P	41	CH2_BUSB_N
8	NC	42	NC
9	NC	43	NC
10	NC	44	NC
11	NC	45	NC
12	NC	46	NC
13	NC	47	NC
14	NC	48	NC
15	NC	49	NC
16	NC	50	NC
17	NC	51	NC
18	NC	52	NC
19	NC	53	NC
20	NC	54	NC
21	NC	55	NC
22	NC	56	NC
23	NC	57	NC
24	NC	58	NC
25	NC	59	NC
26	NC	60	NC
27	NC	61	NC
28	CH4_BUSB_P	62	CH4_BUSB_N
29	NC	63	NC
30	CH4_BUSA_P	64	CH4_BUSA_N
31	NC	65	NC
32	CH3_BUSB_P	66	CH3_BUSB_N
33	DDISC1+	67	DDISC1-
34	CH3_BUSA_P	68	CH3_BUSA_N

说明：

1. 最多 4 个 1553B 通道；
2. CH*_BUS*_P 为正信号；CH*_BUS*_N 为负信号，CH 后的数字代表通道号（范围 1-4），BUS 后的 A 或 B 代表总线类型，A 为主总线（默认使用），B 为辅助总线；
3. GPIO 为电平为+5V 的输入输出信号，一共 4 路；
4. DDISC1+/ DDISC1-为 RS485 电平的信号；
5. GND 为信号地信号；

6. NC (Not Connector), 表示该管脚没有连接任何信号。

8.2 XMC 连接器

XMC 连接器的 P1 和 P2 用于实现 32bits 的 PCI 总线, 支持 33Mhz 和 66Mhz;

XMC 连接器的 P4 用于实现 1553B 总线信号的后出线信号, 其信号定义如下:

XMC P4 后出线信号定义

引脚	信号	描述	引脚	信号	描述
1	CH1_BusA+	1553B第1通道A总线+信号	2	CH1_BusA-	1553B第1通道A总线-信号
3	GPIO1	5V通用IO1	4	GPIO2	5V通用IO2
5	CH1_BusB+	1553B第1通道B总线+信号	6	CH1_BusB-	1553B第1通道B总线-信号
7	GPIO3	5V通用IO3	8	GPIO4	5V通用IO4
9	CH2_BusA+	1553B第2通道A总线+信号	10	CH2_BusA-	1553B第2通道A总线-信号
11	GPIO5	5V通用IO5	12	GPIO6	5V通用IO6
13	CH2_BusB+	1553B第2通道B总线+信号	14	CH2_BusB-	1553B第2通道B总线-信号
15	NC	未连接	16	NC	未连接
17	NC	未连接	18	NC	未连接
19	NC	未连接	20	NC	未连接
21	NC	未连接	22	NC	未连接
23	NC	未连接	24	NC	未连接
25	NC	未连接	26	NC	未连接
27	NC	未连接	28	NC	未连接
29	NC	未连接	30	NC	未连接
31	NC	未连接	32	NC	未连接
33	NC	未连接	34	NC	未连接
35	NC	未连接	36	NC	未连接
37	NC	未连接	38	NC	未连接
39	NC	未连接	40	NC	未连接

41	NC	未连接	42	NC	未连接
43	NC	未连接	44	NC	未连接
45	NC	未连接	46	NC	未连接
47	NC	未连接	48	NC	未连接
49	NC	未连接	50	NC	未连接
51	NC	未连接	52	NC	未连接
53	CH4_BusB+	1553B第4通道B总线+信号	54	CH4_BusB-	1553B第4通道B总线-信号
55	CH4_BusA+	1553B第4通道A总线+信号	56	CH4_BusA-	1553B第4通道A总线-信号
57	DDISC2+	485差分IO信号2+	58	DDISC2-	485差分IO信号2-
59	CH3_BusB+	1553B第3通道B总线+信号	60	CH3_BusB-	1553B第3通道B总线-信号
61	DDISC1+	485差分IO信号1+	62	DDISC1-	485差分IO信号1-
63	CH3_BusA+	1553B第3通道A总线+信号	64	CH3_BusA-	1553B第3通道A总线-信号

9 PCI 设备信息

PCI Device ID: 0x7971

PCI Vendor ID: 0x1553

CCA-XMC1553B 产品使用使用 FPGA 实现 PCI 接口，下表所示为主机端内存映射。

基地址	类型	大小 (Bytes)	描述
BAR0	Memory	512	配置寄存器
BAR2	Memory	8Meg	用户操作设备空间

10 线缆定义

XMC1553 产品不提供板卡配套的 SCSI68 公头插头，用户可根据项目需求自行参考 SCSI68 的信号定义制作线缆，线缆要求如下：

1. 各个 1553 通道的信号使用 M17/176-00002 双绞线，长度不超过 3 米（对端用于连

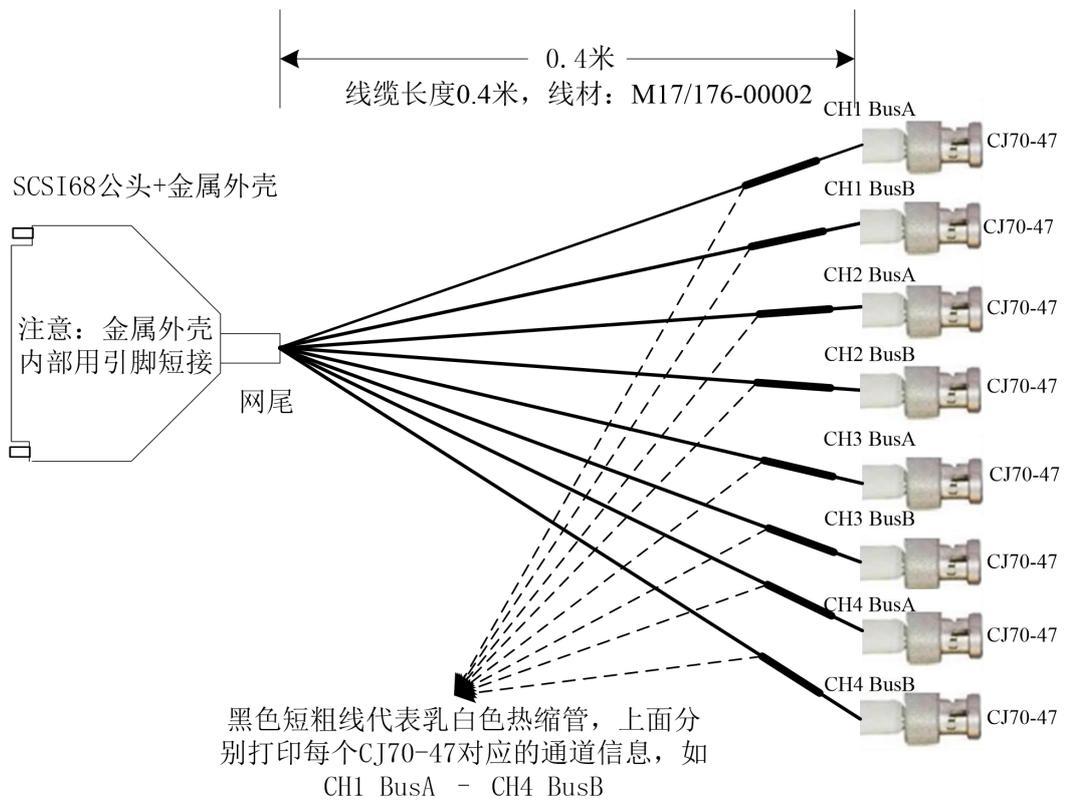
接总线耦合器)。

以 4 通道线缆为例，介绍板卡配套线缆的制作过程

4 通道 1553B 线缆：一端为 SCSI68 公头，另一端为 8 个 CJ70-47，长度约为 0.4 米，制作需要的材料如下：

1. SCSI68 公头焊线插头+金属外壳+网尾，数量 1 套；
2. CJ70-47 连接器，数量 8 个；
3. 1553 线缆 M17/176-00002，总长度约 3.2 米。

线缆示意图如下：



信号连接关系：

信号名称	SCSI68 Pin 号	线缆内 导线颜色	标签热 缩管号	CJ70-47 Pin 号
CH1_BUSA_P	1	蓝色	CH1 BusA	CJ70-47.1 中心的芯
CH1_BUSA_N	35	白色		CJ70-47.1 铜色的圈
CH1_BUSB_P	3	蓝色	CH1 BusB	CJ70-47.2 中心的芯

CH1_BUSB_N	37	白色		CJ70-47.2 铜色的圈
CH2_BUSA_P	5	蓝色	CH2 BusA	CJ70-47.3 中心的芯
CH2_BUSA_N	39	白色		CJ70-47.3 铜色的圈
CH2_BUSB_P	7	蓝色	CH2 BusB	CJ70-47.4 中心的芯
CH2_BUSB_N	41	白色		CJ70-47.4 铜色的圈
CH3_BUSA_P	34	蓝色	CH3 BusA	CJ70-47.5 中心的芯
CH3_BUSA_N	68	白色		CJ70-47.5 铜色的圈
CH3_BUSB_P	32	蓝色	CH3 BusB	CJ70-47.6 中心的芯
CH3_BUSB_N	66	白色		CJ70-47.6 铜色的圈
CH4_BUSA_P	30	蓝色	CH4 BusA	CJ70-47.7 中心的芯
CH4_BUSA_N	64	白色		CJ70-47.7 铜色的圈
CH4_BUSB_P	28	蓝色	CH4 BusB	CJ70-47.8 中心的芯
CH4_BUSB_N	62	白色		CJ70-47.8 铜色的圈

版本号	修改人	日期	修改内容
V0.5.7	Ron	2017.12.20	通过审核
V1.0.5	Ron	2017.12.24	第 1 次发布